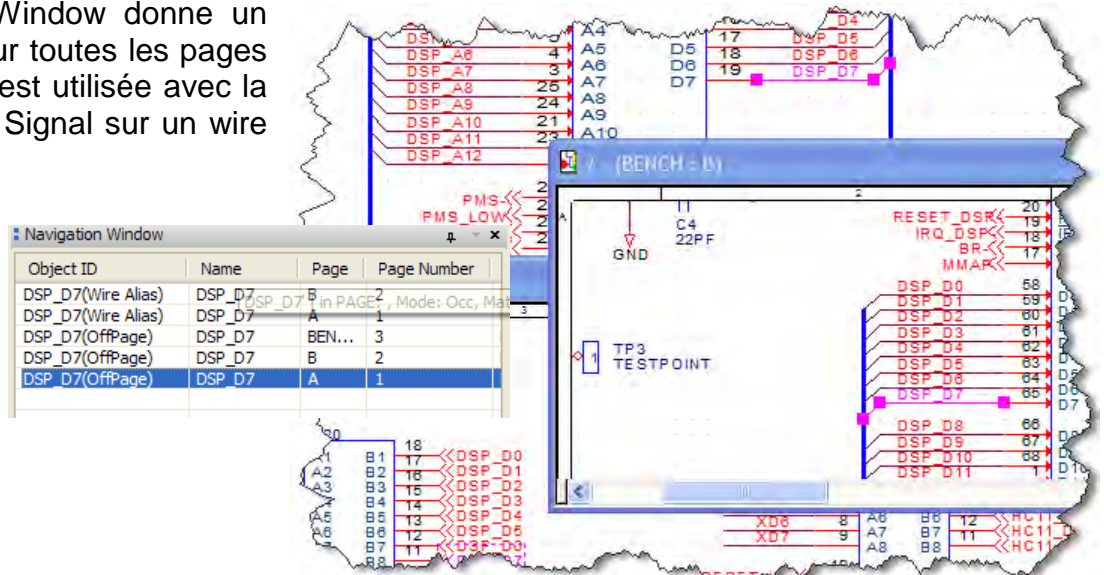


Nouveautés Capture et Capture CIS V16.3

ATTENTION : Ces nouvelles fonctionnalités empêchent l'édition, avec une version antérieure, d'un schéma ou d'une bibliothèque qui ont été écrits en 16.3. Néanmoins, il est possible de sauver le fichier en version 16.2 avec un simple Save As en changeant le type de fichier en **Capture Design 16.2** ou **Capture 16.2 Library**.

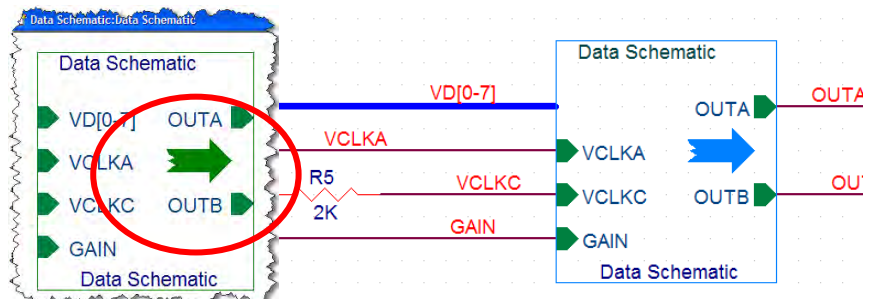
Signaux (Exploration dans un projet)

La fenêtre Navigation Window donne un accès direct au signal sur toutes les pages du projet. Cette fenêtre est utilisée avec la commande contextuelle Signal sur un wire sélectionné.



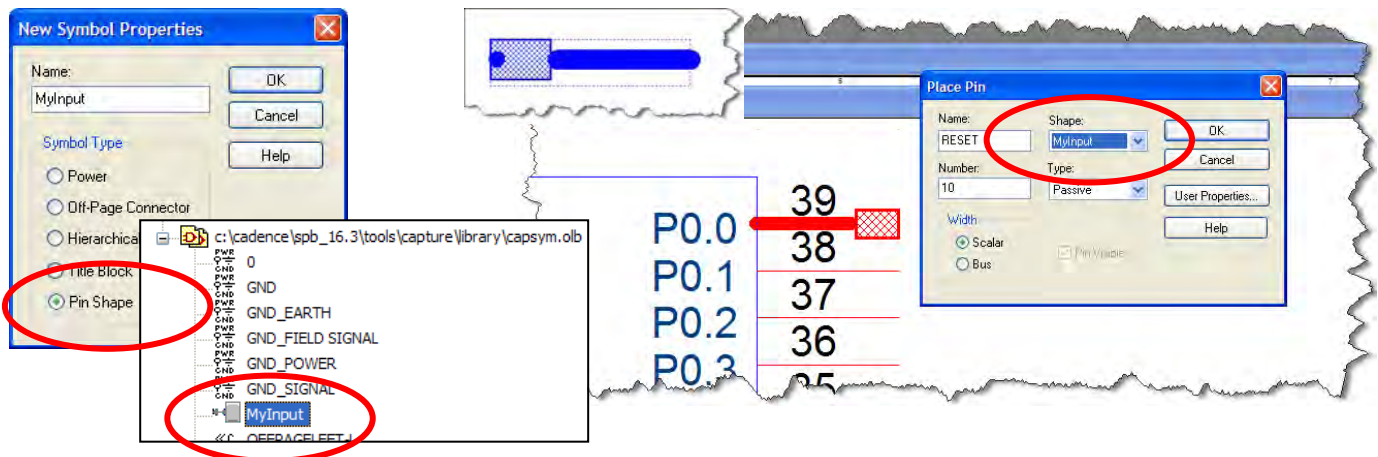
Parts et Hierarchical Blocks (colorisation et broches personnalisables)

Un bloc hiérarchique est éditable (commande Edit Part) à partir du schéma et supporte l'ajout d'images comme de figures de dessin diverses.



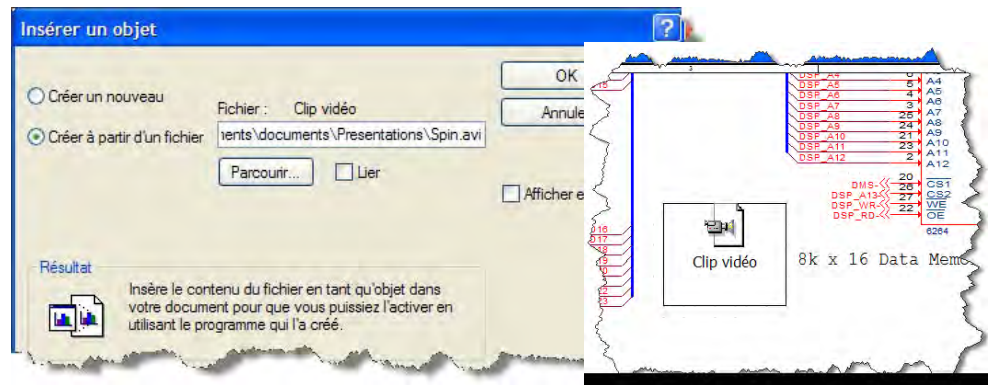
Un part est capable d'utiliser des formes de broches définies par l'utilisateur.

Cadence De



Objets OLE

Il est possible de placer des objets de tous types liés à une application et sous formes d'icônes, sur une page schéma. Lancer l'affichage d'une documentation, par exemple....



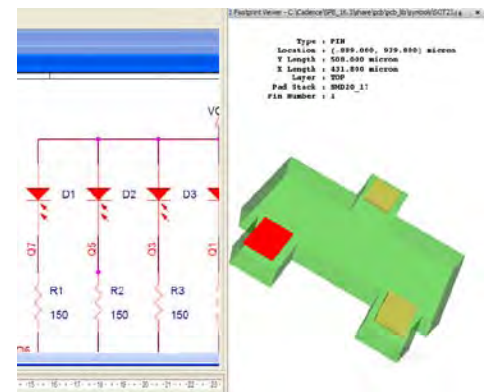
Dessin (Ellipse et courbes de Bezier)

Deux nouveaux outils de dessins, **Place Bezier** et **Place Elliptical Arc** pour vous permettre de réaliser toutes formes particulières.



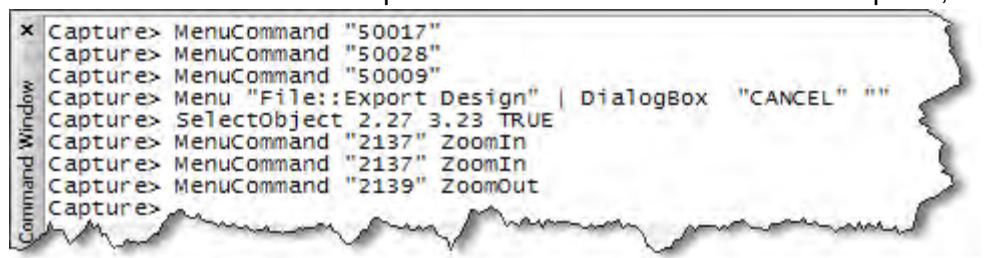
Visualisation 3D de l'empreinte

Cette fonctionnalité, liée à la propriété PCB Footprint, affiche une vue en trois dimensions de l'empreinte utilisée dans la bibliothèque de PCB Editor et permet ainsi de réaliser qu'elles sont les broches utilisées sur le symbole qui sera placé sur la carte.



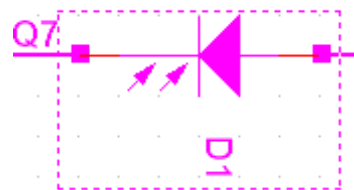
Fenêtre de commandes

La fenêtre de commandes affiche toutes les commandes et manipulations faites dans l'interface de Capture, permettant ainsi de revenir sur des étapes de réalisation. En effet cette fenêtre est couplée à un interpréteur TCL permettant ainsi de garder une trace dans un fichier mais surtout de pouvoir maintenant facilement identifier un jeu de commandes pour réaliser une opération spécifique plusieurs fois (Script).

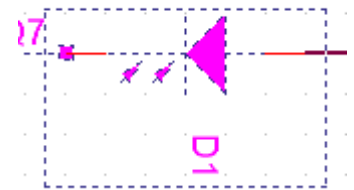


Améliorations apportées au flow Capture → PCB Editor

Lors de placement à partir de Capture, il était fréquent de déplacer une sélection sans obligatoirement s'en rendre compte. En utilisant la combinaison de touches Ctrl+Shift en faisant la sélection (clic ou fenêtre), les objets seront bloqués à leur position sur le schéma jusqu'à les désélectionner. Ces objets seront affichés avec une couleur et un graphisme particuliers :



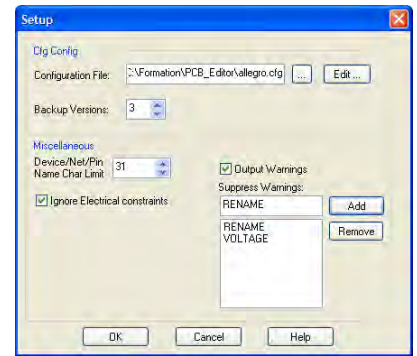
Sélection classique



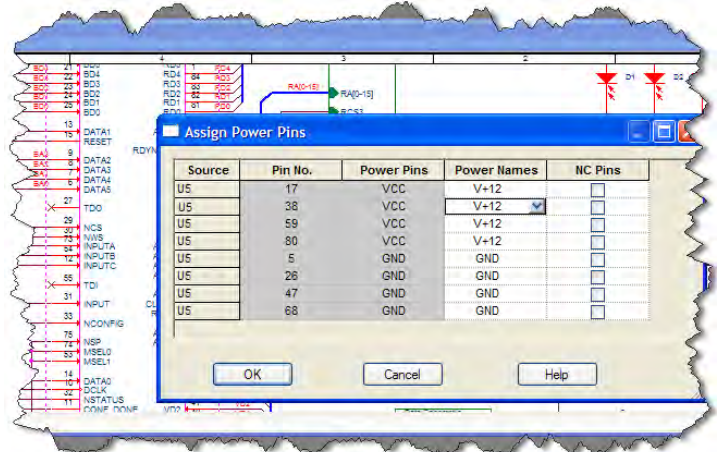
Sélection « lockée »
ALS Design

Nouveautés Capture et Option CIS V16.3

Les règles électriques suivantes peuvent être ignorées lors de la création de netlist par l'intermédiaire de la configuration classique.
 propagation_delay ;ratsnest_schedule ;relative_propagation_delay ;differential_pair ;net_spacing_type ;
 net_physical_type ;electrical_constraint_set ;ratsnest_schedule ;voltage ;min_line_width ;min_neck_width ;
 matched_delay.
 Il est aussi possible de désactiver les mises en garde lors de la création de la netlist et de pouvoir les choisir spécifiquement (avec ID).

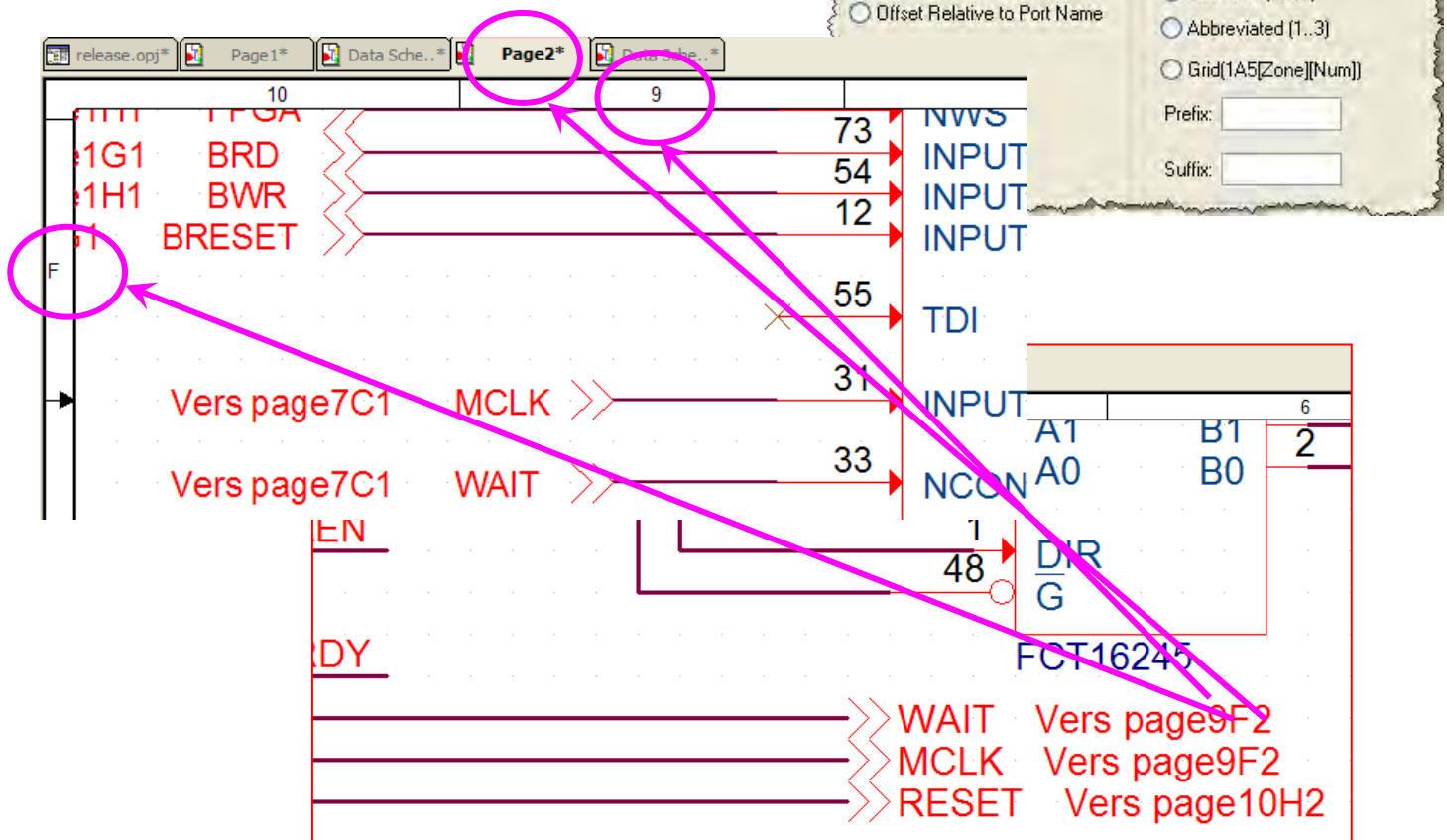


Les broches d'alimentation (type POWER) peuvent être réassignées à un potentiel à l'aide d'une interface graphique. Cette possibilité est vraie sur un schéma complet comme sur une sélection de parts.



Placement des Intersheet Reference

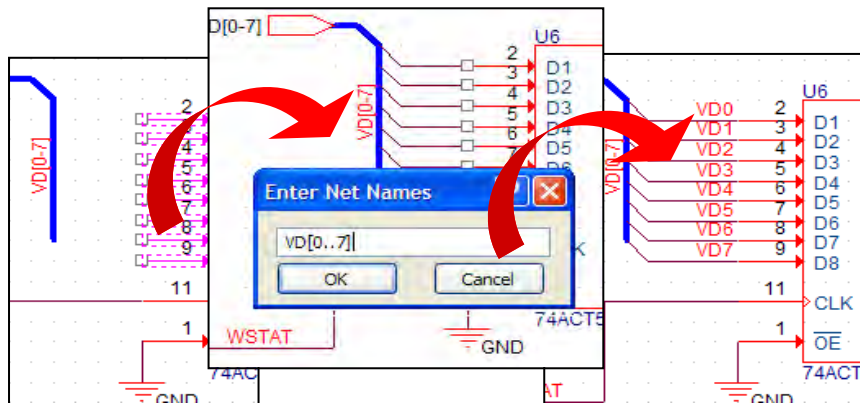
Les références peuvent être placées sur un schéma complet avec un principe d'identification par zone (basé sur la grille de la page) et numéro de page.



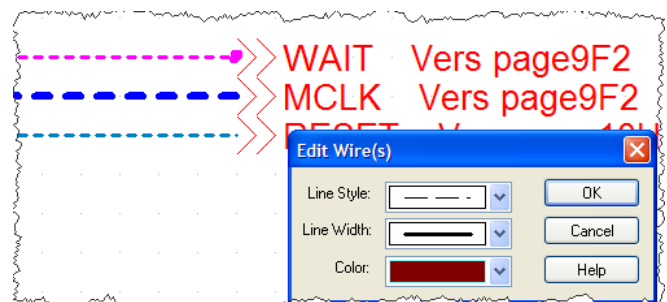
Connexions automatiques et personnalisation :

Trois commandes de connexion, Auto Connect Two Points, Auto Connect Multi Points et Auto Connect to Bus

Auto Connect to Bus

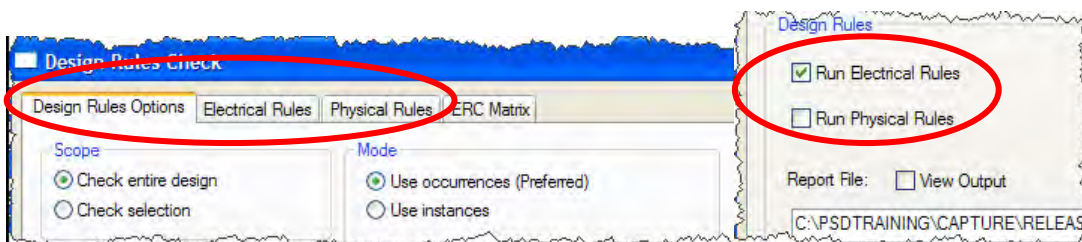


La représentation des wires peut être personnalisée tant au niveau du trait qu'au niveau de la couleur. Il est possible d'agir sur le segment de la connexion comme sur l'ensemble du net.



Vérifications des règles Electriques :

Les vérifications sont scindées en trois parties distinctes, Design Rules Options, Electrical Rules et Physical Rules. Il est possible de désactiver ou non les vérifications des règles Electrical et Physical.



Vérifications des règles Electriques :

Images embarquées : Bmp, jpg, Png, Tiff, ...

Commandes dans le gestionnaire de projet (Change Project Type, Open File Location)

Exportation de la hiérarchie avec ou non les composants (Accessories → Hierarchy Report).

Visualisation globale des références de pages (Global Visibility dans Preferences).

